CURRÍCULUM ABREVIADO

FECHA: 4/06/2026

NOMBRE Y APELLIDOS: José Carlos Cabaleiro Domínguez

CUERPO: Catedrático de Universidad

UNIVERSIDAD O CENTRO: Santiago de Compostela

RAMA DE CONOCIMIENTO: Ingeniería y Arquitectura

ÁREA DE CONOCIMIENTO: Arquitectura y Tecnología de Computadores

SEXENIOS (RD 1086/89): 6 + 1 de transferencia

ACTIVIDAD INVESTIGADORA, DE TRANSFERENCIA E INTERCAMBIO DE CONOCIMIENTO:

Soy catedrático de Arquitectura de Computadores de la Universidad de Santiago de Compostela (USC) desde el 09/05/2022. Actualmente estoy vinculado al CiTIUS (Centro Singular de Investigación en Tecnologías Inteligentes). Obtuve la licenciatura en 1989 y el doctorado en 1994 en Física, en la misma universidad. A lo largo de mi carrera he realizado investigaciones y publicado extensamente en las áreas de las aplicaciones informáticas, la computación de altas prestaciones y la arquitectura de computadores. En particular, he publicado más de 50 artículos en revistas internacionales y más de 90 contribuciones en conferencias. He coordinado 1 proyecto nacional, he participado como investigador en más de 30 y he dirigido doce tesis doctorales. También he participado en diversos contratos con empresas y entidades públicas, en la varias ocasiones como investigador principal. He recibido informes favorables de la agencia de calidad del sistema universitario gallego a las labores investigadora, docente y de gestión. He participado en el registro de tres productos software de procesamiento de datos LiDAR y de visualización de nubes de puntos 3D. He realizado una estancia en el Centro de Estudios Nucleares de Grenoble de seis meses de duración. He evaluado artículos en revistas y congresos de prestigio en el campo de la computación de altas prestaciones. Los temas de interés en mi investigación actualmente incluyen la compilación de códigos irregulares en sistemas paralelos y distribuidos, y sus aplicaciones; el análisis y predicción de rendimiento en sistemas paralelos y el diseño de algoritmos paralelos de álgebra matricial dispersa y de procesamiento de imágenes; computación grid y cloud; las optimizaciones de la jerarquía de memoria; los sistemas de información geográfica y de nubes de puntos 3D LiDAR y de fotogrametría; la simulación utilizando el método de las elementos finitos, Big Data, etc.

He obtenido la totalidad de 6 sexenios de investigación a que he tenido derecho, uno de transferencia, así como los complementos autonómicos.

ACTIVIDAD DOCENTE:

En cuanto a la docencia universitaria, poseo una amplia experiencia en docencia de primer, segundo y tercer ciclo, así como en materias de postgrado y máster desde el curso 1990-91

hasta la actualidad ininterrumpidamente. Las materias impartidas han sido casi siempre dentro del área de Arquitectura y Tecnología de Computadores desde "Sistemas digitales" a "Redes", pasando por "Arquitectura de computadores", "Tecnología de computadores", "Sistemas operativos", "Sistemas paralelos" y "Programación paralela" entre otros. Durante los cursos desde 1994-95 hasta el 1996-97 la docencia ha sido mayoritariamente en el área de Electrónica. He dirigido regularmente trabajos fin de estudios (PFCs, TFGs, TFMs, tesinas, etc.), a una media de uno o dos por curso académico. He participado activamente en numerosas iniciativas relacionadas con la innovación docente universitaria. He participado en el programa "A Ponte" de la USC durante varios cursos académicos impartiendo conferencias en centros de enseñanza secundaria.

He realizado una actividad de movilidad docente con el programa Erasmus+ en la École Internationale des Sciences du Traîtement de l'Information (EISTI), Pau, Francia, del 19 al 23 de marzo de 2018, para impartir el curso Advanced Parallel Programming, 30 horas.

Además, desde el curso 1994-95 soy profesor tutor de la UNED en el Centro Asociado de Pontevedra, impartiendo materias del área.

He obtenido los 6 quinquenios de docencia a los que he tenido derecho, así como los complementos autonómicos.

ACTIVIDADES DE LIDERAZGO (PARA CU):

He dirigido 13 tesis doctorales. He participado en la organización de la edición de 2017 del congreso internacional Euro-Par. Formo parte de la junta directiva de la Sociedad Española de Arquitectura y Tecnología de Computadores (SARTECO), ahora integrada en SCIE. Una de sus actividades más relevantes es la organización de las Jornadas SARTECO, que incluyen las Jornadas de Paralelismo (JP) y Jornadas de Computación Empotrada y Reconfigurable (JCER). Soy investigador principal del proyecto del Plan Nacional TIN2016-76373-P (30/12/2016-29/12/2019), que incluye a todos los miembros del grupo de investigación, y diversos proyectos con empresas.

Fui coordinador del Máster Interuniversitario en Computación de Altas Prestaciones hasta el curso 2021-2022 incluido. Este máster, que tiene un acuerdo de doble titulación con una universidad francesa, supone un medio de captación de estudiantes de doctorado para nuestro grupo de investigación.

EXPERIENCIA PROFESIONAL:

OTROS MÉRITOS:

Evaluador de proyectos de la ANEP, la AVAP (Agencia Valenciana de Evaluación y Prospectiva), la ACCUA (Agencia para la Calidad Científica y Universitaria de Andalucía) y la Fundación Caja Canarias (convocatoria de 2015). Participación en diversas redes temáticas financiadas.