

**FECHA: 15-01-2024**

**NOMBRE Y APELLIDOS: JOSÉ VICENTE FRANCÉS VILLORA**

**CUERPO: PROFESORES TITULARES DE UNIVERSIDAD**

**UNIVERSIDAD O CENTRO: UNIVERSITAT DE VALÈNCIA**

**RAMA DE CONOCIMIENTO: INGENIERÍA Y ARQUITECTURA**

**ÁREA DE CONOCIMIENTO: ELECTRÓNICA**

**SEXENIOS (RD 1086/89): 4**

**ACTIVIDAD INVESTIGADORA, DE TRANSFERENCIA E INTERCAMBIO DE CONOCIMIENTO:**

Desarrolla su actividad científica en el Grupo de Investigación GPDD ('Grupo de Procesado y Diseño Digital'). Con 76 participaciones en congresos y 37 artículos en revista, su investigación actual se centra en arquitecturas para aprendizaje on-chip. También trabaja en el proceso de señales biomédicas encefálicas, corticales y subcorticales, en patologías como la enfermedad de Parkinson y epilepsia. Además investiga en técnicas de implementación en tiempo real de entrenamiento hardware de Redes Neuronales Artificiales (ANN) y Redes Neuronales de Espigas (SNN).

Ha participado en 7 proyectos de I+D+i financiados en convocatorias competitivas (siendo IP en 2 de ellos), y tiene amplia experiencia en el desarrollo y transferencia tecnológica al sector industrial, habiendo participado en 11 proyectos de I+D+i con empresas (siendo IP en 3 de ellos).

**ACTIVIDAD DOCENTE:**

Su trayectoria docente comienza en 1995 como Profesor Asociado de la la Universitat de València (UV), desde donde pasó en 1997 a ocupar una plaza de Profesor Asociado a Tiempo Completo en la Universitat Politècnica de València (UPV). A partir de 1998 ocupó una plaza de Profesor Ayudante de Facultad en la UV, hasta 2002, fecha desde la cual es Profesor Titular de Universidad de la Universitat de València.

Su docencia se ha centrado principalmente en asignaturas relacionadas con el Procesado Digital de la Señal, Sistemas Electrónicos Multimedia, Automatización y Circuitos Electrónicos. En total ha impartido hasta 19 asignaturas en distintas titulaciones y universidades. Actualmente imparte en la UV 'Sistemas Electrónicos Multimedia' en el Grado de Ingeniería Electrónica de Telecomunicación (GIET), 'Automatización Avanzada' en el Grado de Ingeniería Electrónica Industrial (GIEI), y 'Procesado Digital de la Señal en Tiempo Real' en el Master de Ingeniería Electrónica de la UV.

Cuenta en su haber con la coautoría de dos libros docentes, y hasta 7 de materiales específicos para Master o Diplomas de Especialización.

Ha participado en 5 Masters Universitarios, y varios cursos de postgrado y Diplomas de Especialización. Habiendo también impartido otros cursos de diferente índole.

#### **EXPERIENCIA PROFESIONAL:**

#### **OTROS MÉRITOS:**

Experiencia evaluadora:

Es revisor habitual de revistas de alto impacto. Ha participado en la evaluación de proyectos de diferentes organismos a nivel nacional (ANEP, DGT, Planes Nacionales y Autonómicos).

Cargos académicos:

Ha sido miembro del Claustro de la Universitat de València.

Ha tenido diversas responsabilidades de gestión a nivel departamental, entre las cuales actualmente es miembro de la CEA del Master de Ingeniería Electrónica y miembro de la Junta Permanente del Departamento de Ingeniería Electrónica (DIE) de la Universitat de València.

Responsable actualmente de la Coordinación de 2o curso del Grado de Ingeniería Electrónica de Telecomunicación (GIET).