

FECHA: 18/1/2024

NOMBRE Y APELLIDOS: Luis Alfonso Entrena Arrontes

CUERPO: Catedráticos de Universidad

UNIVERSIDAD O CENTRO: Universidad Carlos III de Madrid

RAMA DE CONOCIMIENTO: Ingeniería y Arquitectura

ÁREA DE CONOCIMIENTO: Tecnología Electrónica

SEXENIOS (RD 1086/89): 5 (4 de investigación + 1 de transferencia)

ACTIVIDAD INVESTIGADORA, DE TRANSFERENCIA E INTERCAMBIO DE CONOCIMIENTO:

- 66 Publicaciones en revistas indexadas en JCR
- Participación en 50 proyectos en convocatorias competitivas y 43 contratos con empresas
- 130 Publicaciones en actas de congresos
- 8 Capítulos de libro
- 16 Ponencias invitadas en congresos y seminarios
- 2 Patentes (1 internacional en explotación)
- Participación en la creación de 2 empresas spin-off
- Estancia en AT&T Bell Laboratories, EEUU, (1990-1993). Contrato Programa Bell (Dirección General de Electrónica e Informática, AT&T Microelectrónica de España)

ACTIVIDAD DOCENTE:

- Docencia de Grado en 22 asignaturas diferentes de 10 titulaciones distintas dentro de la Rama de Ingeniería y Arquitectura
- Docencia de Postgrado en 7 asignaturas diferentes de 7 titulaciones distintas
- 8 Proyectos de Innovación Docente
- 4 cursos OpenCourseWare (OCW)
- 5 Quinquenios docentes
- Evaluación DOCENTIA Excelente

ACTIVIDADES DE LIDERAZGO (PARA CU):

- Coordinador del Grupo de investigación en Diseño Microelectrónico y Aplicaciones (DMA)
- Investigador Principal en 24 proyectos en convocatorias competitivas y 22 contratos con empresas
- 9 Tesis Doctorales dirigidas
- Editor Asociado para la revista IEEE Transactions on Aerospace and Electronic Systems
- Secretario del Departamento de Tecnología Electrónica (2001) .
- Director del Departamento de Tecnología Electrónica (2001-2004).
- Subdirector de Convergencia Europea del Departamento de Tecnología Electrónica (2004-2009).
- Director del Programa de Doctorado/Postgrado en Ingeniería Eléctrica, Electrónica y Automática, (2005 - 2008).

- Miembro del Comité Técnico de Evaluación, Agencia Estatal de Investigación, Tecnologías de la Información y la Comunicación (TIC), Área de Microelectrónica, Nanotecnología y Fotónica (2021).
- Miembro del Comité de Expertos para el seguimiento científico-técnico de proyectos de investigación, Área Temática de Tecnologías Electrónicas y de las Comunicaciones (TEC), Especialidad Tecnología Electrónica (MIC) (2013).
- Asesor para la evaluación de las solicitudes de proyectos de excelencia dentro del Área TIC, Agencia Andaluza de Evaluación (2010-2015).
- Vocal de la Comisión del Programa Nacional de Tecnologías Electrónicas y de Comunicaciones. Ministerio de Educación y Ciencia. Secretaría de Estado de Universidades e Investigación (2007).
- Adjunto a la Coordinación en el Área de Tecnología Electrónica y de las Comunicaciones (TEC). Agencia Nacional de Evaluación y Prospectiva (ANEP) (2004-2006).

EXPERIENCIA PROFESIONAL:

- Ingeniero Responsable Técnico de Proyectos de I+D, Tecnología y Gestión de la Innovación (TGI), S.A. (1993-1996)

OTROS MÉRITOS:

- 2º Premio Nacional de Terminación de Estudios de Ing. Industrial (1989)
- Premio Extraordinario de la Caja de Ahorros y M. de P. de Salamanca al mejor expediente académico de la E.T.S.I.I. de la Universidad de Valladolid en el Curso 1987/88 (1989).
- Premio Extraordinario Fin de Carrera de la E.T.S.I.I. de Valladolid (1988).